

普通高等教育数学基础课程“十二五”规划教材： 线性代数



[普通高等教育数学基础课程“十二五”规划教材：线性代数_下载链接1](#)

著者:同济大学数学系 编

[普通高等教育数学基础课程“十二五”规划教材：线性代数_下载链接1](#)

标签

评论

普通高等教育数学基础课程十二五规划教材线性代数和描述的一样，好评！上周周六，闲来无事，上午上了一个上午网，想起好久没买书了，似乎我买书有点上瘾，一段时间

不逛书店就周身不爽，难道男人逛书店就象女人逛商场似的上瘾于是下楼吃了碗面，这段时间非常冷，还下这雨，到书店主要目的是买一大堆书，上次专程去买却被告知缺货，这次应该可以买到了吧。可是到一楼的查询处问，小姐却说昨天刚到的一批又卖完了！晕！为什么不多进点货，于是上京东挑选书。好了，废话不说。好了，我现在来说说这本书的观感吧，一个人重要的是找到自己的腔调，不论说话还是写字。腔调一旦确立，就好比打架有了块趁手的板砖，怎么使怎么顺手，怎么拍怎么有劲，顺带着身体姿态也挥洒自如，打架简直成了舞蹈，兼有了美感和韵味。要论到写字，腔调甚至先于主题，它是一个人特有的形式，或者工具不这么说，不这么写，就会别扭工欲善其事，必先利其器，腔调有时候就是器，有时候又是事，对一篇文章或者一本书来说，器就是事，事就是器。这本书，的确是用他特有的腔调表达了对腔调本身的赞美。|发货真是出乎意料的快，昨天下午订的货，第二天一早就收到了，赞一个，书质量很好，正版。独立包装，每一本有购物清单，让人放心。帮人家买的书，周五买的书，周天就收到了，快递很好也很快，包装很完整，跟同学一起买的两本，我们都很喜欢，谢谢！了解京东2013年3月30日晚间，京东商城正式将原域名360更换为，并同步推出名为的吉祥物形象，其首页也进行了一定程度改版。此外，用户在输入域名后，网页也自动跳转至。对于更换域名，京东方面表示，相对于原域名360，新切换的域名更符合中国用户语言习惯，简洁明了，使全球消费者都可以方便快捷地访问京东。同时，作为京东二字的拼音首字母拼写，也更易于和京东品牌产生联想，有利于京东品牌形象的传播和提升。京东在进步，京东越做越大。|||好了，现在给大家介绍两本本好书谢谢你离开我是张小娴在想念后时隔两年推出的新散文集。从拿到文稿到把它送到读者面前，几个月的时间，欣喜与不舍交杂。这是张小娴最美的散文。美在每个充满灵性的文字，美在细细道来的倾诉话语。美在作者书写时真实饱满的情绪，更美在打动人心的厚重情感。从装帧到设计前所未有的突破，每个精致跳动的文字，不再只是黑白配，而是有了鲜艳的色彩，首次全彩印刷，法国著名唯美派插画大师，亲绘插图。|两年的等待加最美的文字，就是你面前这本最值得期待的新作。洗脑术怎样有逻辑地说服他人全球最高端隐秘的心理学课程，彻底改变你思维逻辑的头脑风暴。白宫智囊团、美国、全球十大上市公司总裁都在秘密学习！当今世界最高明的思想控制与精神绑架，政治、宗教、

SERDES/PCS 复位 复位序列和复位状态图

上电和配置后，进行所有SERDES复位和FPGA 复位。复位序列产生 IPexpress 图形用户界面中包括复位序列（Diamond 1.1 及以上版本提供）。

我们推荐在IPexpress 中选择复位序列产生选项，如 Control Setup选项卡章节所述。为

SERDES/PCS 生成的HDL 文件将包括Tx复位状态机和Rx复位状态机。锁状态信号定义

tx_pll_lol_qd_s: 1 = TX PLL 失锁: 0 = TX PLL 锁定 需要1,400,000 UI 来申明TX PLL锁定

rx_cdr_lol_ch[3:0]_s: 1 = CDR 失锁: 0 = 保持锁定 需要400,000

个参考时钟周期（最差情况下）来申明CDR PLL锁定 rx_los_low_ch[3:0]_s: 1 =

每个通道的信号丢失检测: 0 = 检测到信号 rx_cdr_lol_ch[3:0]_s

状态信号是CDR锁定状态指示符，如上定义。然而，在

CDR锁定过程中，当没有输入数据出现时，CDR

PLL将锁定到一个参考时钟。这避免了在其恢复时，输入数据被忽略。

为了确保在CDR锁定状态检测时有输入数据出现，推荐结合使用 rx_los_low_ch[3:0]_s

信号和rx_cdr_lol_ch[3:0]_s 信号。TX复位序列 1. QUAD_RESET: 上电时，使rst_qd_c

和tx_pcs_rst_ch[3:0]_c 有效。2. WAIT_FOR_TIMER1: 启动TIMER1。等待至少20 ns。

3. CHECK_PLOL: 释放rst_qd_c。4. WAIT_FOR_TIMER2: 启动TIMER2。如果TIMER2

计时满并且TX PLL没有被锁定，转到第1步。5. NORMAL: 释放tx_pcs_rst_ch#_c

。正常工作情况下，如果tx_pll_lol_qd_s 变为高电平，转到第1步。RX复位序列 1.

WAIT_FOR_PLOL: 等待直到TX PLL锁定并且接收数据出现。rx_serdes_rst_ch[3:0]_c

设为0，因为它有效时，rx_los_low[3:0]_s 变为高电平。2. RX_SERDES_RESET:

使rx_serdes_rst_ch[3:0]_c 和rx_pcs_rst_ch[3:0]_c 有效。3. WAIT_FOR_TIMER1:

等待至少3 ns。4. CHECK_LOL_LOS: 释放rx_serdes_rst_ch_c。复位TIMER2。对于1

字节插入/删除（CC_MATCH_MODE = “1”），跳过字节必须分配给属性

CC_MATCH4。

时钟补偿FIFO的高位水印和低位水印必须根据所使用的协议进行适当的设置。设置值的范围可从0至15，并且高

位水印必须设置比低位水印更高的值（两者不可设为相同的值）。高位水印值通过给属性CCHMARK一个值来设置。CCHMARK的允许值以十六进制表示，从“0”

到“F”。低位水印值通过给属性CCLMARK一个值来设置。CCLMARK的允许值以十六进制表示，从“0”到“F”。当通过ispLEVER

模块生成器生成PCS模块时，如果选择了“Error Status Ports”

，根据PCS/FPGA接口的cc_overnun_ch(0-3)

，可以对每个通道上的时钟补偿FIFO过载进行监测。当通过ispLEVER

模块生成器生成PCS模块时，如果选择了“Error Status Ports”

，根据PCS/FPGA接口的

cc_underrun_ch(0-3)，可以对每个通道上的时钟补偿FIFO欠载进行监测。

计算最小的数据包间间隙 表

8-10显示了数据包间间隙的用户自定义值（由CC_MIN_IPG属性定义）和确保的最小数据包间字节数之间的关系，这个最小数据包间字节数是指，从

PCS跳过字符删除后的最小数据包间字节数。表中将数据包间间隙显示为一个乘数。数据包间最小字节数等于每次插入/

删除的字节数乘以表中所列的乘数。例如，如果每次插入/删除的字节数为4（CC_MATCH_MODE设为“4”），并且最小的数据包间间隙属性

CC_MIN_IPG设为“2”，那么最小的数据包间间隙等于4（CC_MATCH_MODE = “4”）乘以3（表8-10中CC_MIN_IPG = “2”）或12字节。PCS不会执行跳

过字符删除，直到最小的数据包间字节数通过CTC。

[普通高等教育数学基础课程“十二五”规划教材：线性代数_下载链接1](#)

书评

[普通高等教育数学基础课程“十二五”规划教材：线性代数_下载链接1](#)