

CMOS电路活用技巧



[CMOS电路活用技巧_下载链接1](#)

著者:[日] 大幸秀成 著，彭军 译

[CMOS电路活用技巧_下载链接1](#)

标签

评论

给部门买的专业书籍，很不错～

佩服这类书籍，写的不错。

般般，留本手上翻翻，感觉还可以

怎么说，原作者的题材和结构都很好。翻译水准太差，还不认真。挺好的一堆白菜胖猪拱了，一把好牌活生生的打臭了。现在的书很多都成这个趋势，买本好书太难了。原创不出精品还可以理解，翻译也不行？

长度在5-200个字之间
填写您对此商品的使用心得，例如该商品或某功能为您带来的帮助，或使用过程中遇到的问题等。最多可输入200字

本书以CMOS的最小构成电路反相器为焦点，介绍CMOS器件的特点、结构、设计规则及制造方法。以标准逻辑电路为例，介绍了组合逻辑电路、时序逻辑电路的定义、基本电路结构及其应用举例。进而，介绍了接口的技巧和目前备受关注的模拟技术等。本书还涉及大规模集成电路(LSI)的话题，介绍其分类及发展趋势，以及ASIC和存储器的基本技术。

[CMOS电路活用技巧_下载链接1](#)

书评

[CMOS电路活用技巧_下载链接1](#)