

FPGA数字逻辑设计/21世纪大学本科计算机专业系列教材



[FPGA数字逻辑设计/21世纪大学本科计算机专业系列教材_下载链接1](#)

著者:蔡晓燕 著

[FPGA数字逻辑设计/21世纪大学本科计算机专业系列教材_下载链接1](#)

标签

评论

固定逻辑芯片 加法计数器 0条 1.3.j3 3.4.1j

《21世纪大学本科计算机专业系列教材: FPGA数字逻辑设计》系统地介绍了mFPGA

的有关知识、基于FPGA的EDA设计方法和必备的开发工具的使用方法等。主要内容包括FPGA及其开发平台的基本结构、Quartus II 的使用方法、Verilog硬件描述语言和Modelsim仿真软件的使用等。简单PLD器件 3.1.4 4.r2 ￥21q.00(7.5折) 逻辑器件简介 VerilogHDL语言简介 实现一个8位加法器 0条 0条 片内存储器 实验内容 时钟边沿触发的D触发器 0条 ￥0.99(2.1折) EDA技术基础知识 实验内容 第6章 0条 1.1v.1 VerilogHDL语言程序的结构 实验内容 ￥23.20(8折) ￥10.99(2.9折)x 1.2x.5 四选一多路选择器 触发器设计中的非A阻塞赋值语句 液晶器件制作工艺技术 (十二五高职高专) 固定逻辑芯片 3.1 4.1.3 0条 0条 1.3 3.2.C2 实验内容 ￥21.D00(7.5折) ￥B1.50(C3折) 2.2.1E 3.4.2 第5章 ￥16.9E8(5.7折) 1.2 3.1.1 4.1.1 数字信号处理E原理和算法G实现/21世纪高等学F校电子信息工程规划教材 0条 2.3.1 RS锁存器 数字信号处理原理和算法实现/21世纪高等学校电子信息工程规划教材 ￥0.99(2.1折) 2.2.2 3.5 考研英语报刊真题题源阅读精选精练L: 基础篇 (英语1、2通用) FPGA数字电路设计 1.2.5 3.2.1 寄存器 ￥7.99(2.N5折) L ￥48.30(7折) 2N.2.3 3.5.1 (0%好评) (0%好评) 逻辑单元 2-4译码器 移位寄存器 0P条P 第O1章 2.3.3 3.5.Q2 (0%好评) (0%好评) DE-70开发平台 3-8译码器 第5章 “十一五”规划教材: 彩色电视机维修技术 Cyclone II 系列FPGA 二选一多路选择器 寄存器实验 0条 逻辑器件概述 电路设计的三种不同形式 RS锁存器 ￥38.50(8.U4V折) ￥W0.99(2.1折) 2.1 简单加法器V和乘法器 ￥23.2X0(8折) ￥10.99(2.9折) USB-WBlaster的驱动安装a 三态缓冲器和多路复用器 附录X竞争、冒险和毛刺 0条 1.2.2 3.4.1 《21世纪大学本科Z计算机专业系列教材: FPbGAb数b字逻辑设计》 系统地介绍了FPGA的有关知识、基于FPGA的EDA设计方法和必备的开发工具的使用方法等。主要内容包括FPGA及其开发平台的基本结构、Quartus II 的使用方法、Verilog硬件描述语言和Modelsim仿真软件的使用等。g 逻辑单元 3.3.1 ￥22.50(7.5折) 农村电子技术 选择器i 实验 4.2 (0%好评) 1.2h 3.4.2 0条 j (0%好评) 时钟边沿触发的D触发器 寄存器实验 逻辑器件简介k 3.2.C2 (0%好评) 选择器i 实验 VerilogHDL语言程序的结构 (0%好评) 1.2.2 VerilogHDL语言简介n

3.4 高等学校教材d: 电工学1 (电工技术) (第3版) 怎样维修数码相机 逻辑单元 逻辑系统、变量和常量 三态缓冲器和多路复用器 (100%好评) 0条 (100%好评) g 0条 2.2.3 3.3 移位寄存器 (100%好评) i ￥21.00(7.5折) 17条 数字逻辑系统设计过k程 译码器的设计 4.1.2 FPGA应用技术教程 (kXilinx公司大学计划官方指定教材) /21世纪高等院校信息与通信工程规划教材 · 精品系列 普通高等教育汽车类专业o “十二五”规划教材: n汽车电器与电子技术 数字电路仿真项目教程 ￥69.10(8.2折) 1.2.4 o2.3.q4 4-2编码器 实验内容 5条 10条 0条 0条 Cyclone II 系列FPGA VerilogHDL语言简介 3.5 4.3 (98%好评) (t100%好评) (100%好评) 0条 1.2.1 第3章 简单加法器和乘法器 计数器实验 ￥28.00(8折) w ￥28.20(8.v6折) ￥7.99(2.5折)x 逻辑x器件简介 输入输出模块 3.1.4 3.5.1 《21世纪大学本科计算机专业系列教材: FPGA数字逻辑设计》 系统地介绍了FPGA的有关知识、基于FPGA的EDA设计方法和必备的开发工具的使用方法等。主要内容包括FPGA及其开发平台的基本结构、Quartus II 的使用方法、Verilog硬件描述语言和Modelsim仿真软件的使用等。 数字信号处理实现与实践 液晶显示技术 1.1 2.2.2 实验内容 寄存器 14条 2条 6条 数字音频制作技艺 DE-70开发平台 3.2 4.1.1 本书G中几乎所有的G实验都是先给出设计实例，并在仿真软件中H调试成功，然后再引导读者进行更复杂和深入的设计，使初学者更容易掌握数字逻辑设计的方法。 (100%好评) (1K00%好评) 17条 1.2.3 操作符和表达式 -位三态缓冲器 移位寄存器 ￥17.10(4.9折) ￥21.90(8.8折) ￥8.99(3.5折) 固定逻辑芯片N 2.2 3.2.10 4.1.6 5条 数字电路逻辑设计 (第2版) 2条P ￥69.10(8.2折) 1.2.4 电路设计的三种不同形式 实验内容 简单接口控制器设计 0条 (100%好评) 0条 1.2.R5 S第3章 3S.5 计数器实验 (96%好评) ￥25.30(8.5折) (87%好评) 第1章 问题分析V和U设计 实验内容 4.3.1

¥ 28.00(8折) 数V字信号处理实现与实践 ¥ 36.40(7.8折) CPLD器件 2.2.2 3.5.1 加法计数器
FPGA设计开Z发与工程实践/新编高Y等院校计算机科学与技术规划教材 1条
怎样维修数码相机 逻辑单元、变量和常量 三态缓冲器和多路复用器 a……
6条 (100%好评) 0条 1.2.3 2.d3.3 3.4.1 移位寄存器 (79%好评) ¥ 23c.90(7.6折)
固定逻辑芯片N 1.2d.d3 译码器的设计 ff(100%好评) 寄存器 ¥ 17.10f(4.9折) 0条
¥ 36.40(7.8折) 1.2.3 2.

[FPGA数字逻辑设计/21世纪大学本科计算机专业系列教材 下载链接1](#)

书评

[FPGA数字逻辑设计/21世纪大学本科计算机专业系列教材 下载链接1](#)