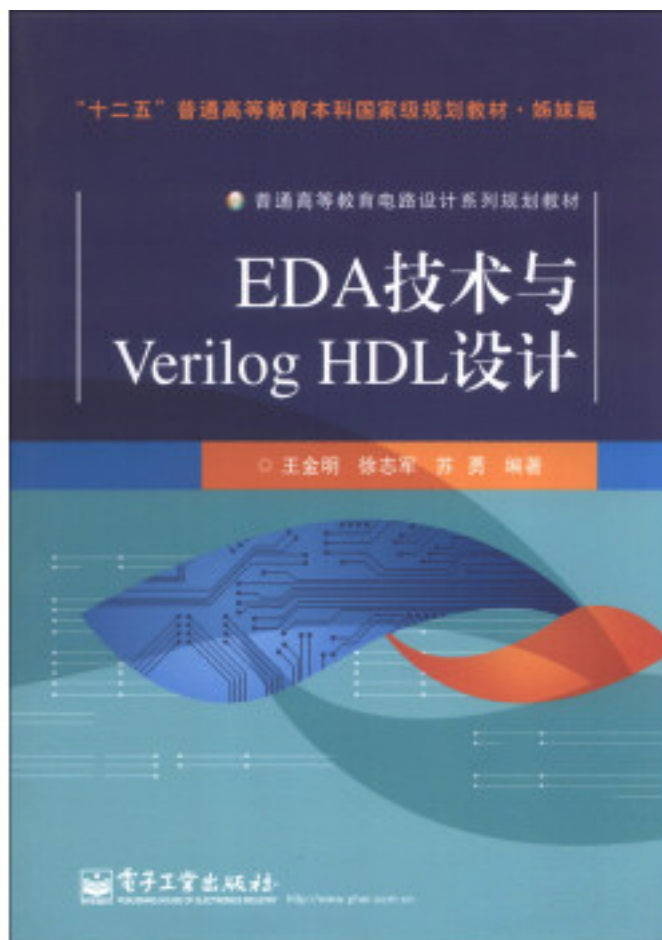


普通高等教育电路设计系列规划教材：EDA技术与Verilog HDL设计



[普通高等教育电路设计系列规划教材：EDA技术与Verilog HDL设计_下载链接1](#)

著者:王金明，徐志军，苏勇 著

[普通高等教育电路设计系列规划教材：EDA技术与Verilog HDL设计_下载链接1](#)

标签

评论

[普通高等教育电路设计系列规划教材：EDA技术与Verilog HDL设计_下载链接1](#)

书评

[普通高等教育电路设计系列规划教材：EDA技术与Verilog HDL设计_下载链接1](#)