

EDA技术与Verilog HDL设计/普通高等院校电子电气类“十二五”规划系列教材



[EDA技术与Verilog
HDL设计/普通高等院校电子电气类“十二五”规划系列教材 下载链接1](#)

著者:黄勇, 任家富 编

[EDA技术与Verilog
HDL设计/普通高等院校电子电气类“十二五”规划系列教材 下载链接1](#)

标签

评论

[EDA技术与Verilog](#)

[HDL设计/普通高等院校电子电气类“十二五”规划系列教材](#) [下载链接1](#)

书评

[EDA技术与Verilog](#)

[HDL设计/普通高等院校电子电气类“十二五”规划系列教材](#) [下载链接1](#)