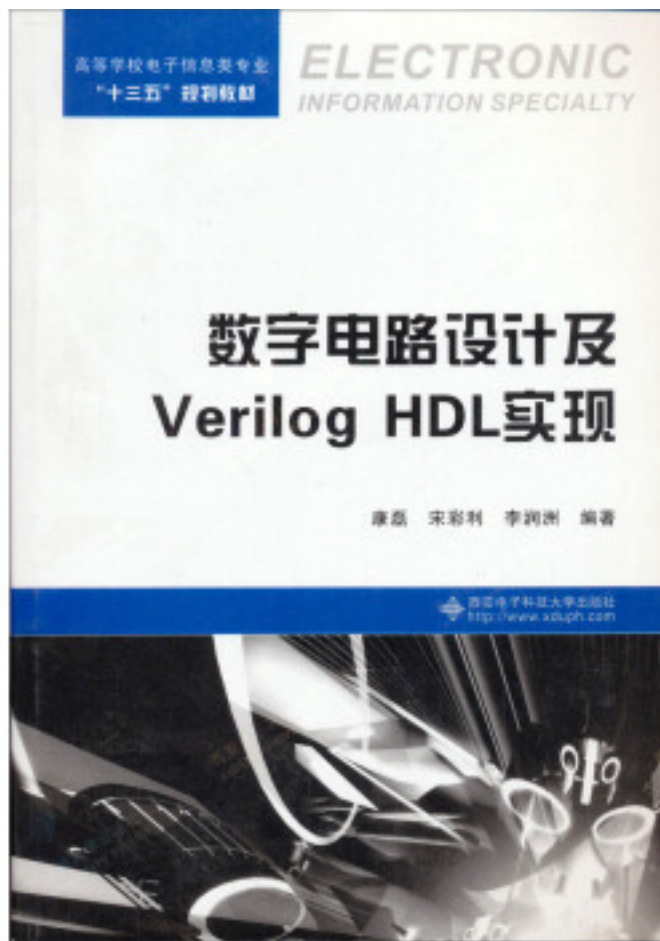


# 数字电路设计及Verilog HDL实现



[数字电路设计及Verilog HDL实现\\_下载链接1](#)

著者:康磊 著

[数字电路设计及Verilog HDL实现\\_下载链接1](#)

标签

评论

-----  
[数字电路设计及Verilog HDL实现\\_下载链接1](#)

书评

[数字电路设计及Verilog HDL实现\\_下载链接1](#)