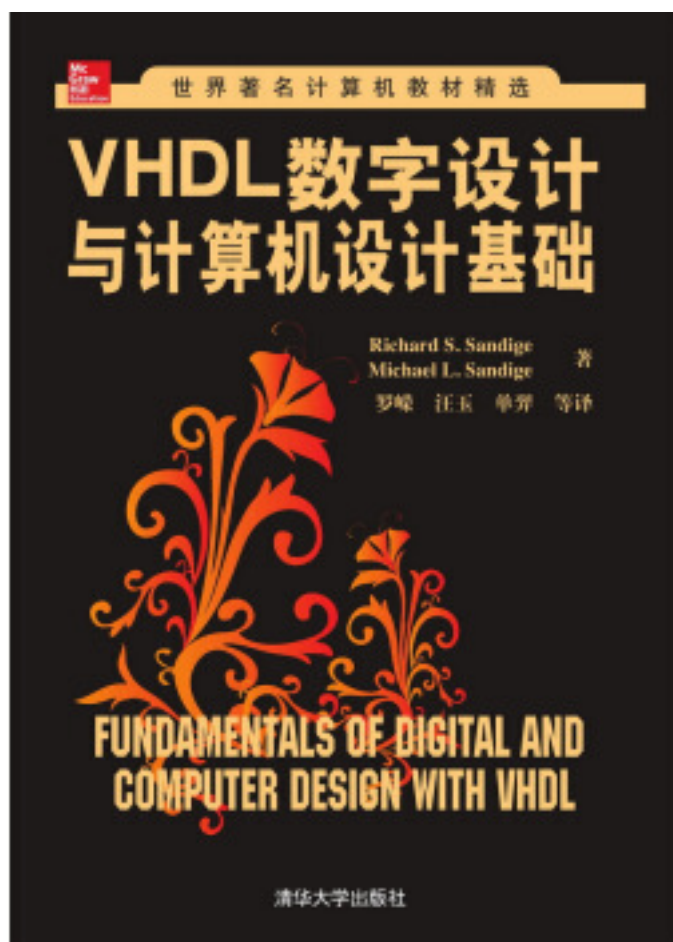


VHDL数字设计与计算机设计基础/世界著名计算机教材精选



[VHDL数字设计与计算机设计基础/世界著名计算机教材精选_下载链接1](#)

著者:Richard S.Sandige， Michael L.Sandige 著

[VHDL数字设计与计算机设计基础/世界著名计算机教材精选_下载链接1](#)

标签

评论

在数字设计所涵盖的章节中，第1章介绍布尔代数的相关知识，引入通用的硬件描述语言VHDL来描述简单的组合逻辑电路，以便读者可以根据需要使用来自不同公司的VHDL

工具。第2章简述数字信号与模拟信号的不同，介绍了二进制数制转换方法和二进制码制，并给出了利用卡诺图进行组合逻辑化简的方法。第3章和第4章详细介绍组合逻辑电路的分析和设计方法，以及用VHDL如何设计此类电路。第5章和第6章给出了双稳态存储器和简单有限状态机等时序逻辑电路的VHDL设计方法。第7章给出了计算机设计所涉及的基本电路，特别是加法器电路。第8章给出了采用可编程逻辑器件和多路选择器树结构的电路实现技术。第9章介绍了用VHDL设计复杂有限状态机的方法。

[VHDL数字设计与计算机设计基础/世界著名计算机教材精选_下载链接1](#)

书评

[VHDL数字设计与计算机设计基础/世界著名计算机教材精选_下载链接1](#)