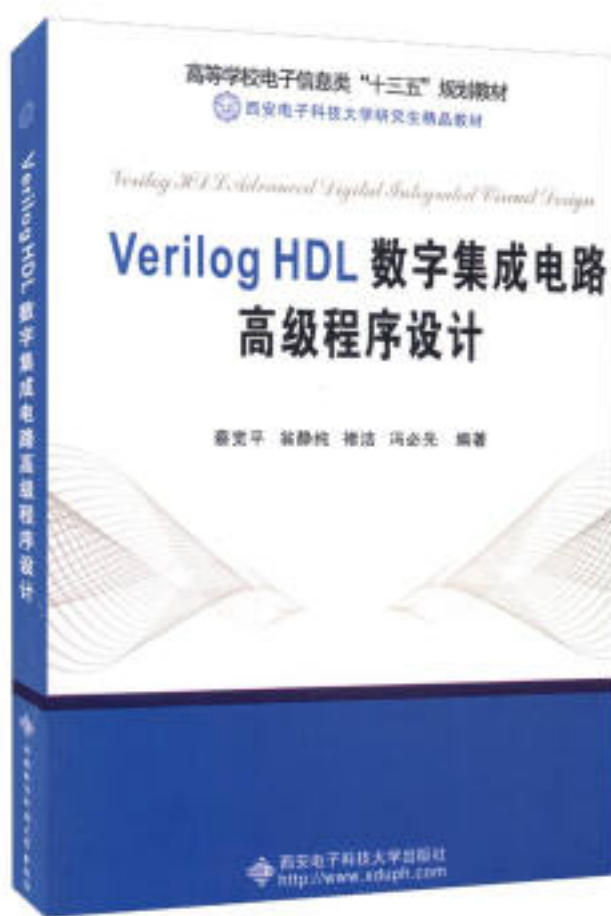


Verilog HDL数字集成电路高级程序设计



[Verilog HDL数字集成电路高级程序设计_下载链接1](#)

著者:蔡觉平 著

[Verilog HDL数字集成电路高级程序设计_下载链接1](#)

标签

评论

就是这本咯，整体看起来还是不错的，就是贵了点

我的发票呢？ 怎么没有啊

可以，看了一会感觉还可以

不错的书，专业的书。

规范地方比较诱人的 v

好，，，，，，，

感觉书纸质不太好

还不错，好好研究一下，争取学点知识

很好的一本书，这次购物很成功

帮他人买的，不知道怎么样

很好质量很好物流给力

基础书籍，可以看看

物流很快，书也不错

很好的书，很适合初学者

东西不错，质量很好

非常快的速度啊

送货速度快，但是外包装实在是差

书的两个角都有折痕，这点不满意

内容还可以，例子比较多。

GOOD

这书超级烂……

还不错

很不错

看的像盗版

好

[Verilog HDL数字集成电路高级程序设计_下载链接1_](#)

书评

[Verilog HDL数字集成电路高级程序设计_下载链接1_](#)