

基于FSM和Verilog HDL的数字电路设计



[基于FSM和Verilog HDL的数字电路设计_下载链接1](#)

著者:[英] 皮德.明斯 等 著，姚世扬 译

[基于FSM和Verilog HDL的数字电路设计_下载链接1](#)

标签

评论

好书，写的不错，翻译的好

这本书不错！专业相关的可以看看！

有个英文版的，再买个中文的对照看

翻译的还可以

不是很详细

内容很好

感觉没有必要买这个，如果搞FPGA

好！

好

确实是一本不错的书。质量很好

[基于FSM和Verilog HDL的数字电路设计_下载链接1](#)

书评

[基于FSM和Verilog HDL的数字电路设计 下载链接1](#)