

用Verilog设计FPGA样机实例解析 (Xilinx Spartan-3版)



[用Verilog设计FPGA样机实例解析 \(Xilinx Spartan-3版\) 下载链接1](#)

著者:[美] 彭皮·楚 著，李艳志 译

[用Verilog设计FPGA样机实例解析 \(Xilinx Spartan-3版\) 下载链接1](#)

标签

评论

[用Verilog设计FPGA样机实例解析（Xilinx Spartan-3版）_下载链接1](#)

书评

[用Verilog设计FPGA样机实例解析（Xilinx Spartan-3版）_下载链接1](#)