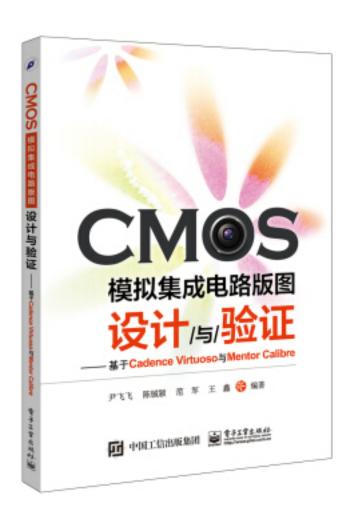
CMOS模拟集成电路版图设计与验证:基于Cadence Virtuoso与Mentor Cal



CMOS模拟集成电路版图设计与验证:基于Cadence Virtuoso与Mentor Cal_下载链接1

著者:尹飞飞,陈钺颖,范军,王鑫著

CMOS模拟集成电路版图设计与验证:基于Cadence Virtuoso与Mentor Cal_下载链接1_

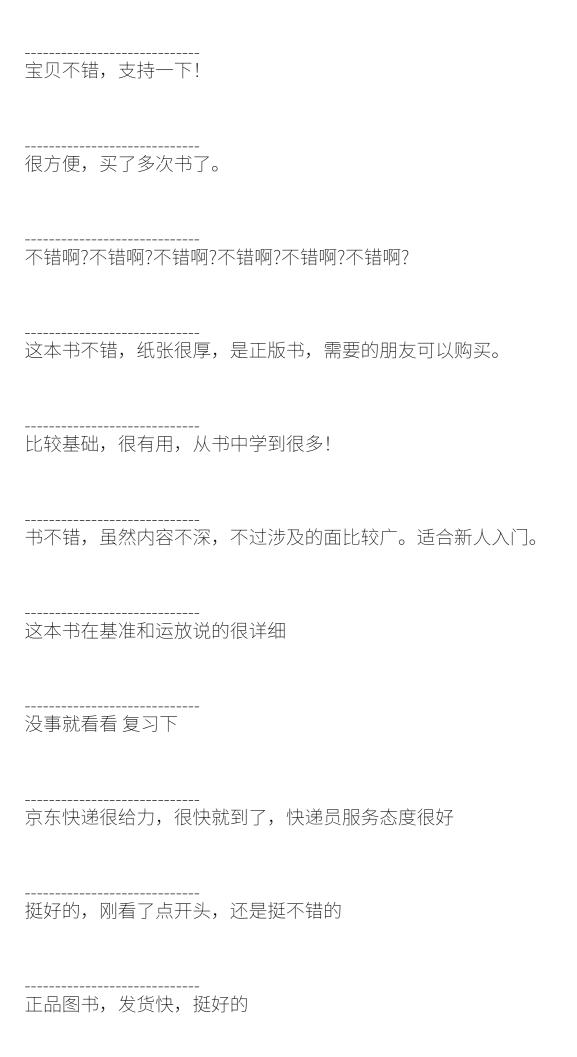
标签

评论

介绍软件的使用比较详细,但最好配有从指标到版图实现的更详细的实例。

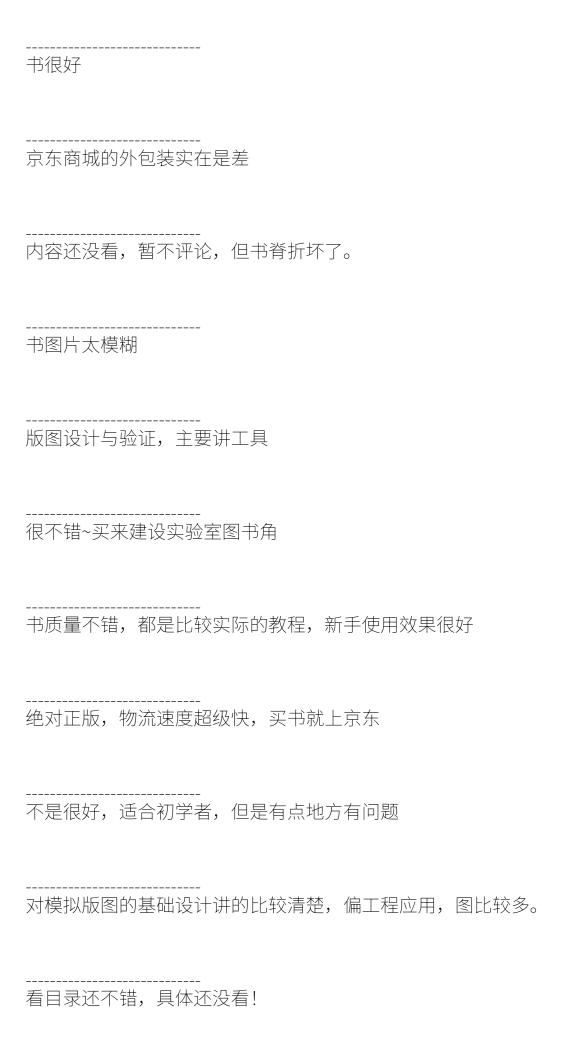
集成电路版图从业者初级教程,还可以吧。

可以可以,有时可以参考看看
当成工具书用的东东
 不错不错!!!!!!!!!!!!!!!!!!!
 好书好书,不错不错不错
 不错的产品,值得购买推荐
 女子女子女子女子女子女子女子女子女子女子女子女子女子女子!
 内容可以,学习一下。
 正版书籍,非常好



 618活动很优惠,一次买了超多书~
 不错的书籍。内容很不错。
 同事都说好,推荐大家购买
非常实用,手把手教学的入门书~
 讲解很详细,初学者表示很有用,好评
内容还可以,适合刚入行不久的
 内容不错,也挺简单,适合入门的朋友!
内容有点单薄,适合刚入门的新人
 棒棒棒棒棒棒棒棒

专业正版图书
 可以,我还没看



新书
刚收到比想象中要薄好多,还买这么贵
 CMOS模拟集成电路版图设计与验证:基于Cadence Virtuoso与Mentor Cal_下载链接1_
书评

CMOS模拟集成电路版图设计与验证:基于Cadence Virtuoso与Mentor Cal_下载链接1_