

# 《Verilog HDL数字集成电路设计原理与应用（第二版）》学习指导和实验例程



[《Verilog HDL数字集成电路设计原理与应用（第二版）》学习指导和实验例程\\_下载链接1](#)

著者:蔡觉平 编

[《Verilog HDL数字集成电路设计原理与应用（第二版）》学习指导和实验例程\\_下载链接1](#)

标签

评论

凑单买的，看看还行，应该是正版。

-----  
good

-----  
速度快，但是书破了？

-----  
不错

-----  
包装很烂，感觉一般，不是很值得推荐

-----  
,

-----  
公司让买的书，不错啊

-----  
书中实验例程多，可综合和测试针对性强，且大部分内容来源于工程案例，通过对理论教学的归纳和总结，进一步加强了设计的可参考性，因此，本书主要用于Verilog HDL数字集成电路的实验教学中。  
本书可作为研究生和本科生的实验教材，也可作为数字集成电路设计工程师的参考书。

-----  
一直在京东购书，速度快，书也是正版

-----  
[《Verilog HDL数字集成电路设计原理与应用（第二版）》学习指导和实验例程\\_下载链接1\\_](#)

## 书评

[《Verilog HDL数字集成电路设计原理与应用（第二版）》学习指导和实验例程\\_下载链接1](#)