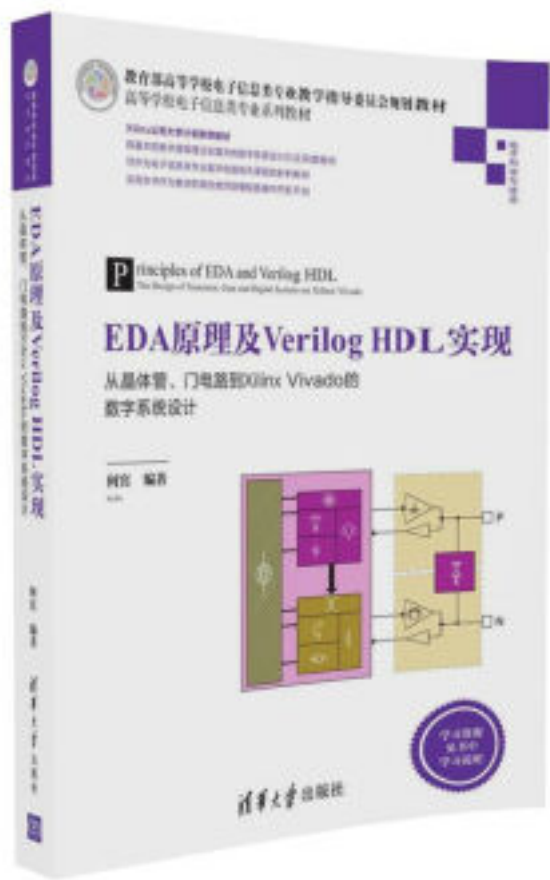


EDA原理及Verilog HDL实现

从晶体管、门电路到Xilinx Vivado的数字系统设计



[EDA原理及Verilog HDL实现 从晶体管、门电路到Xilinx Vivado的数字系统设计_下载链接1](#)

著者:何宾 著

[EDA原理及Verilog HDL实现 从晶体管、门电路到Xilinx Vivado的数字系统设计_下载链接1](#)

标签

评论

书的质量确实不错！

送货很快，小伙很帅

学习中，不错的书

书比想象中的还要厚，内容还是挺通俗易懂的。如果能带光盘就好了

感觉还可以

*.....5本书只有一本由包装。

虽然天下书籍一大抄，但是有的书籍写的很系统，很连贯。这本书看起来全面，无所不包，但是写的琐碎，凌乱，不够循序渐进，拿几本别人的书稍微改改就出版了，作者很不负责。

不错

挺详细的 还没仔细看呢

这本书讲的比较细致，对学习可编程逻辑器件很有帮助，另外把数电模电必要的东西纳入了第一章基础，贯穿的不错！

[EDA原理及Verilog HDL实现 从晶体管、门电路到Xilinx](#)

[Vivado的数字系统设计_下载链接1](#)

书评

[EDA原理及Verilog HDL实现 从晶体管、门电路到Xilinx
Vivado的数字系统设计_下载链接1](#)