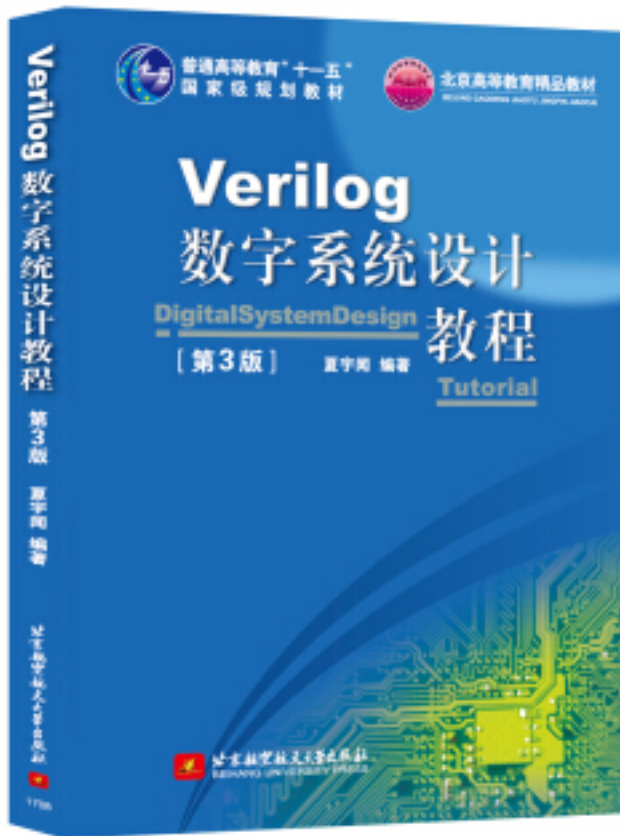


Verilog数字系统设计教程 (第3版)



[Verilog数字系统设计教程 \(第3版\)_下载链接1](#)

著者:夏宇闻 著

[Verilog数字系统设计教程 \(第3版\)_下载链接1](#)

标签

评论

很好，不错，很基础

书很好，很清晰

很满意。

挺好的

不错

!

[Verilog数字系统设计教程 \(第3版\) 下载链接1](#)

书评

[Verilog数字系统设计教程 \(第3版\) 下载链接1](#)