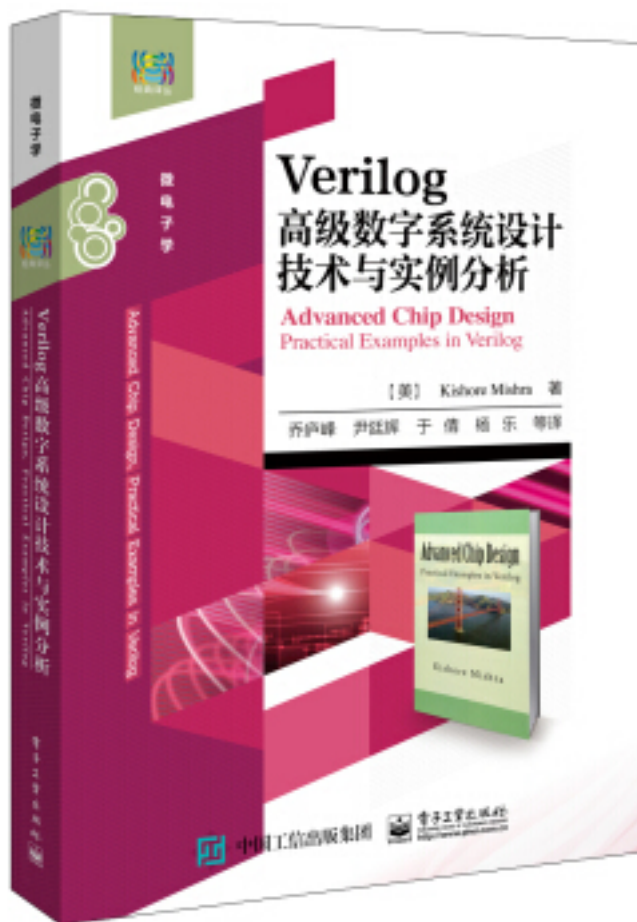


Verilog高级数字系统设计技术与实例分析



[Verilog高级数字系统设计技术与实例分析_下载链接1](#)

著者:[美] Kishore Mishra（基肖尔·米什拉） 著，乔庐峰 等 译

[Verilog高级数字系统设计技术与实例分析_下载链接1](#)

标签

评论

[Verilog高级数字系统设计技术与实例分析_下载链接1](#)

书评

[Verilog高级数字系统设计技术与实例分析_下载链接1](#)