

# Verilog HDL数字集成电路设计原理与应用



[Verilog HDL数字集成电路设计原理与应用\\_下载链接1](#)

著者:蔡觉平 著

[Verilog HDL数字集成电路设计原理与应用\\_下载链接1](#)

标签

评论

-----  
[Verilog HDL数字集成电路设计原理与应用\\_下载链接1](#)

书评

[Verilog HDL数字集成电路设计原理与应用\\_下载链接1](#)