

嵌入式高速串行总线技术——基于FPGA实现与应用



[嵌入式高速串行总线技术——基于FPGA实现与应用_下载链接1](#)

著者:张峰 著

[嵌入式高速串行总线技术——基于FPGA实现与应用_下载链接1](#)

标签

评论

[嵌入式高速串行总线技术——基于FPGA实现与应用 下载链接1](#)

书评

[嵌入式高速串行总线技术——基于FPGA实现与应用 下载链接1](#)