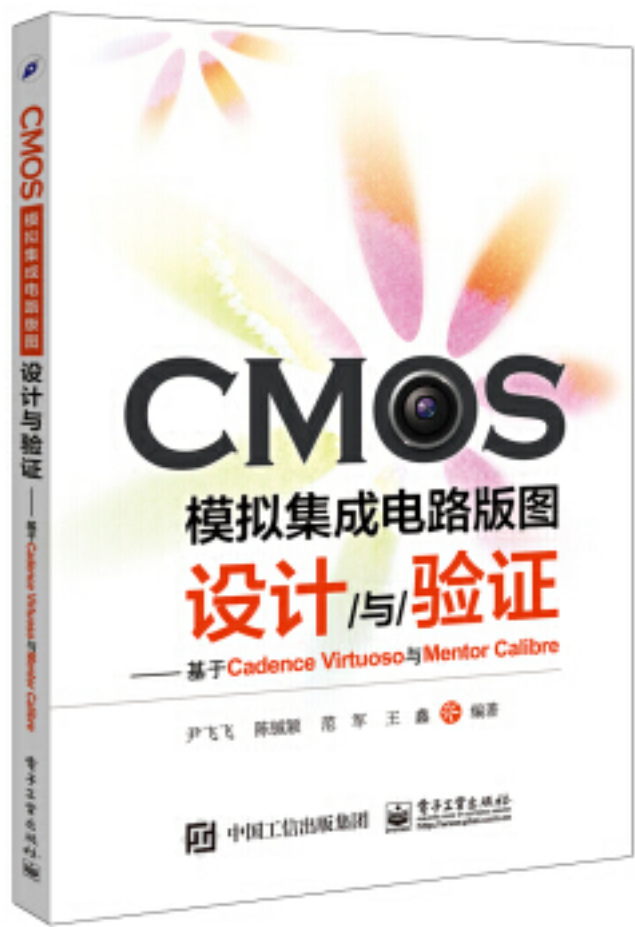


CMOS模拟集成电路版图设计与验证：基于Cadence Virtuoso与Mentor C



[CMOS模拟集成电路版图设计与验证：基于Cadence Virtuoso与Mentor C_下载链接1](#)

著者:尹飞飞，陈钺颖，范军，王鑫 著

[CMOS模拟集成电路版图设计与验证：基于Cadence Virtuoso与Mentor C_下载链接1](#)

标签

评论

[CMOS模拟集成电路版图设计与验证：基于Cadence Virtuoso与Mentor C 下载链接1](#)

书评

[CMOS模拟集成电路版图设计与验证：基于Cadence Virtuoso与Mentor C 下载链接1](#)