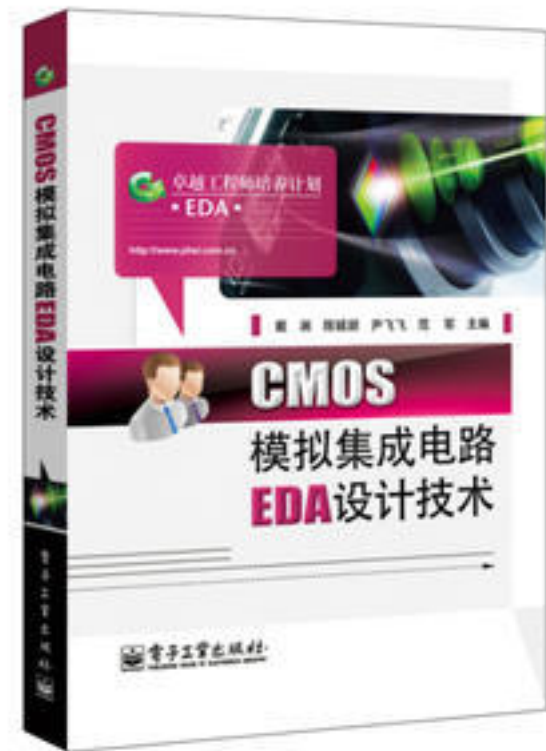


CMOS模拟集成电路EDA设计技术 戴澜



[CMOS模拟集成电路EDA设计技术 戴澜_下载链接1](#)

著者:戴澜 著

[CMOS模拟集成电路EDA设计技术 戴澜_下载链接1](#)

标签

评论

[CMOS模拟集成电路EDA设计技术 戴澜_下载链接1_](#)

书评

[CMOS模拟集成电路EDA设计技术 戴澜_下载链接1_](#)